Praktikum Kommunikationstechnik Versuch: Digitale Vermittlungstechnik 1

1 Versuchsziele

Kennen lernen:

- einer Vermittlungshardware,
- des Protokolls zur Ansteuerung beziehungsweise Abfrage,
- eines Software-Moduls für Schleifenerkennung,
- eines Software-Moduls für die Ruf- und Hörtonsteuerung.

Versuchsaufbau

Die Vermittlung ist in einem Kompaktgehäuse untergebracht und enthält:

- Netzteile zur Erzeugung der Betriebsspannungen (2,5 V, 3,3 V und 20 V),
- ein Taktmodul zur Erzeugung notwendiger PCM-Takte,
- einen LAN- und USB-Anschluss zur Kommunikation mit dem Steuerrechner,
- einen Mikrokontroller für die Koordination des Hardwarezugriffs,
- vier a/b-Teilnehmersätze,
- vier RJ45-Anschlüsse um die Endgeräte an der Vermittlung anzuschließen.



Abbildung 1: Versuchsaufbau

1.1 Übersicht zur Hardware der Vermittlung



Abbildung 2: Hardwareübersicht der Vermittlung

Bussystem: Jede Leiterplatte ist über einen 68-poligen Steckverbinder mit dem internen Bussystem verbunden. Über das Bussystem werden der fernmeldetechnische Bus (FMT-Bus) und der Steuerbus geführt. Im FMT-Bus werden die Signale des PCM-Busses und die 3,3 V und 20 V Betriebsspannung für die SLIC's verteilt. Über den Steuerbus kann auf die Teilnehmersätze zugegriffen werden. Dies geschieht über entsprechende Commands.

Spannungsregler: Die Spannungsregler versorgen die internen Systeme mit 2,5 V und 3,3 V für digitale Komponenten und 3,3 V und 20 V für die Teilnehmersätze. Die beiden Spannungen werden über Schaltregler vom Typ LM2576, der Firma National Semiconductor, aus den vom Netzteil kommenden 20 V Betriebsspannung gewonnen.

PCM-Takterzeugung: Jede Digitalvermittlung benötigt eine PCM-Taktversorgung. Hier werden, basierend auf einen genauen Quarzgenerator mit einem Grundtakt von 16,384 MHz der Bittakt von 256 kHz bis 4096 kHz und der Rahmentakt (FSYNC) von 8 kHz erzeugt. Die Taktversorgung kann auch von extern über den PCM-Anschluss erfolgen. Die Taktversorgung muss sich normalerweise auf die Phase einer ankommenden PCM-Primärfolge synchronisieren können. Es werden dafür üblicherweise digitale Phasenregler (DPLL) benutzt. Diese Funktionalität ist in der Vermittlungshardware hier nicht realisiert.

Interface-Anschluss: Das interne Bussystem ist über einen Mikrokontroller mit dem Interface-Anschluss verbunden. Der Mikrokontroller übernimmt an dieser Stelle verschiedene Protokoll-/Signalanpassungen und Steuerungsaufgaben.

Anschluss für PCM-Bus: Hier können die PCM-Bussignale abgegriffen und dargestellt werden. Es ist ebenso eine Stromversorgung von 3,3 V vorhanden.

a/b-Teilnehmersätze: Jede Karte enthält vier a/b-Teilnehmersätze. Die Funktionalität wird im folgenden Abschnitt beschrieben.

Steuerelektronik für LED der Teilnehmersätze: Mit Hilfe dieser Baugruppe werden die Leuchtdioden auf den Teilnehmersätzen angesteuert.

1.2. Hardware der analogen Teilnehmerschaltungen



Abbildung 3: Blockschaltung eines Teilnehmersatzes

Auf jeder Leiterkarte sind vier a/b-Sätze und die zugehörige Steuerelektronik untergebracht. Jede Platine hat eine über Lötbrücken einstellbare Basisadresse (z.B. %x30 oder %x34). Die vier Teilnehmer der Karte mit der Basisadresse %x30 haben die einzelnen Teilnehmeradressen %x30, %x31, %x32, %x33. Die Steuerelektronik für die LED hat dazu die Adresse %x38.

Schutzschaltung

Am Eingang der Teilnehmerschaltung sollte ein Überlastungsschutz integriert sein, auf den an dieser Stelle aus Platzgründen verzichtet wurde. In der Regel wird der Überspannungsschutz in mehreren Stufen ausgeführt, z.B. Grob- und Feinschutz. Der Feinschutz wird meistens als eine Diodenschaltung, der Grobschutz in Form von Überspannungsgasableitern im Hauptverteiler (HVT) ausgeführt.

Rufsteuerung

Über den Line-Feed-Control wird der Line-Feed-Driver angesteuert, der steuerbare Stromquellen beinhaltet. Durch entsprechende Ansteuerung wird die Rufspannung auf der a/b-Leitung erzeugt. Die An- und Abschaltung der Rufwechselspannung erfolgt auch hier ausschließlich in Nulldurchgang, um die spektralen Komponenten der Span-4 nung möglichst gering zu halten. Einen mechanischen Verschleiß gibt es bei dieser Art der Rufaufschaltung nicht, da es keine mechanischen Kontakte gibt. Der SLIC realisiert durch die gesteuerten Stromquellen auch die Speisung der Schleife, den Leitungsabschluss (Hybrid), die Signalwandlung und Kodierung. Über die Steuerung wird die Schleifenspannung ausgewertet. Bei einer Spannung kleiner 16 V und einem Stromfluss, wird eine Schleife signalisiert. Es ist an dieser Stelle eine Spannungsauswertung nötig, da die Stromquelle versucht den Strom auf ca. 20 mA konstant zu halten. Die Hörtöne werden, von digitalen Oszillatoren erzeugt, direkt in den digitalen Datenstrom eingespeist.

Der CODEC ist frei einstellbar auf 8/16 Bit lineare, 8 Bit A-Law und μ -Law Kodierung. Die Sende und Empfangszeitlage sind bitgenau einstellbar.

Die Steuerung für den SLIC hat eine Besonderheit. Bei einem Lesevorgang ist das MSB der Adresse immer auf logisch 1 zusetzen, bei einem Schreibvorgang immer auf logisch 0.

2 PBX-Protokoll

2.1 Übersicht über die Steuer-PDUs

Die wichtigsten PDUs zur Ansteuerung der SLIC's sind in nachfolgenden Tabellen aufgeführt: (Angabe der PDUs in hexadezimalen Zahlen.)

Bedeutung	PDU	Initialisierungs-
		Reihenfolge
Get-Loop (Schleifenzustand der Teil-	81 53 00 00 00 FE	1
nehmer 30-37 zyklisch lesen beenden)		
Basic-Init (Takterzeugung initialisieren)	81 68 00 00 00 FE	2
SLIC-Reset (Teilnehmersätze zurück-	81 59 00 00 00 FE	3
setzen)		
Set-PCM-Takte (PCM-Bittakt auf	81 54 00 04 00 FE	4
2048 kHz und Rahmentakt auf 8 kHz		
festlegen)		
SLIC-Init (Teilnehmersatz initialisieren)	81 49 <adresse> 00 00 FE</adresse>	5

Tabelle 1:Initialisierungs-PDU

Nach Übermittlung der fünf genannten PDUs können die nachfolgenden Steuer-PDUs angewendet werden.

Bedeutung	PDU
Set-LED-on (LED am Teilnehmersatz einschal-	81 4C <adresse> <nr.></nr.> 00 FE</adresse>
ten)	
Nr.: 1= Gelb, 2 = Grün	
Set-LED-off (LED am Teilnehmersatz ausschal-	81 4D <adresse> <nr.></nr.> 00 FE</adresse>
ten)	
Nr.: 1= Gelb, 2 = Grün	
Ansonsten wie Nummerierung	
Set-LED-blink (LED am Teilnehmersatz lang-	81 4F <adresse> <nr.></nr.> 00 FE</adresse>
sam blinken lassen)	
Nr.: 1= Gelb, 2 = Grün	
Ansonsten wie Nummerierung	

Set-LED-flash (LED am Teilnehmersatz schnell			81 4E <adresse> <nr.></nr.> 00 FE</adresse>	
blinken lassen)				
Nr.: 1= Gelb, 2 = Grün				
Ansonsten wie Nummerierung				
Set-State (So	chleifenspei	sung für Tei	Inehmer	81 52 <adresse> 00 00 FE</adresse>
ausschalten,	Ruf abscha	lten)		
Set-State (So	chleifenspei	sung für Tei	Inehmer	81 52 <adresse> 02 00 FE</adresse>
einschalten,	Ruf wird abs	schalten)		
Set-State (R	uf für Teilne	hmer einsch	alten, Teil-	81 52 <adresse> 04 00 FE</adresse>
nehmer wird gerufen)				
Set-SZL (Zeitlage für das Senden festlegen)			81 5A <adresse> <zeitlage></zeitlage> 00 FE</adresse>	
Zeitlage: 0-FF, abhängig vom PCM-Takt				
Set-EZL (Zei	tlage für das	s Empfange	n festlegen	81 5B <adresse> <zeitlage></zeitlage> 00 FE</adresse>
Zeitlage: 0-F	F, abhängig	vom PCM-	Takt	
Set-PCM-Mo	ode (PCM-C	odierung fes	stlegen und	81 51 <adresse> <art></art> 00 FE</adresse>
Übertragung	aktivieren)			
Art: 0 = deak	tiviert,			
Art: 3C = 16-	Bit linear,			
Bitbreite	A-Law	μ -Law	linear	
8	Art = 20	Art = 28	Art = 38	
Set-Tone (44	0Hz-Dauert	on zum Teil	nehmer	81 50 <adresse> 01 00 FE</adresse>
einschalten)				
Set-Tone (44	0Hz-Dauert	on zum Teil	nehmer	81 50 <adresse> 00 00 FE</adresse>
ausschalten)				
Get-Loop (So	chleifenzust	and der Teil	nehmer 30-	81 53 01 00 00 FE
37 zyklisch a	ller 10ms au	utomatisch le	esen)	
Get-Loop (So	chleifenzust	and der Teil	nehmer 30-	81 53 00 00 00 FE
37 zyklisch le	esen beende	en)		
Get-Loop (So	chleifenzust	and der Teil	nehmer 30-	81 53 02 00 00 FE
37 einmalig lesen)				
Set-3PTY (3'er-Konferenzfunktion aktivieren)			81 4A 00 01 00 FE	
Set-3PTY (3'	er-Konferer	zfunktion de	eaktivieren)	81 4A 00 00 00 FE
Set-PCM-Str	eam			81 4B 00 01 00 FE
(PCM-Kanal	23 lesen ak	tivieren und		

PCM-Kanal 24 schreiben aktivieren)	
Set-PCM-Stream (PCM-Kanal lesen & schrei-	81 4B 00 00 00 FE
ben deaktivieren)	

Tabelle 2: Steuer-PDU

Geräteadressen

Adresse	Gerät / Bezeichnung
30	Teilnehmersatz 1 auf Platine 1
31	Teilnehmersatz 2 auf Platine 1
32	Teilnehmersatz 3 auf Platine 1
33	Teilnehmersatz 4 auf Platine 1
34	Teilnehmersatz 1 auf Platine 2
35	Teilnehmersatz 2 auf Platine 2
36	Teilnehmersatz 3 auf Platine 2
37	Teilnehmersatz 4 auf Platine 2
38	Steuerkontroller für Teilnehmersatz-LED auf Platine 1
39	Steuerkontroller für Teilnehmersatz-LED auf Platine 2
40	Mikrokontroller (CPU) auf CPU-Platine
41	FPGA-IC auf CPU-Platine (XILINX XC2S50)
42	Flash-ROM auf CPU-Platine (M25P10)

Tabelle 3: Geräteadressen

2.1.1. MSC zur Initialisierung der Hardware

Dieser Ablauf wird nach jedem Neustart der Vermittlungshardware zur Initialisierung benötigt.

Steuers	oftware		TlnHa	rdware	
1.	%x81 < %x81	Cmd: Basic-Init %x68 %x00 %x00 %x01 Resp: Basic-Init ok %x68 %x03 %x80 %x01	%xFE %xFE	Es wir dem F Der Fl OK	rd der FPGA mit den Daten aus Flash-ROM initialisiert. PGA signalisiert: alle Daten sind
2.	%x81 ← %x81	Cmd: SLIC-Reset %x59 %x00 %x00 %x02 Resp: SLIC-Reset %x59 %x00 %x00 %x02	%xFE	Es we Die SI	rden die SLIC's zurückgesetzt. _IC's wurden zurückgesetzt.
3.	%x81 < %x81	Cmd: Set PCM-Takte %x54 %x00 %x04 %x03 Resp: Set PCM-Takte %x54 %x00 %x04 %x03	%xFE %xFE	Der Fl Bus m Rahm Die Ta	PGA wird angewiesen den PCM- nit PCM-Clk = 2048 kHz und entakt=8 kHz zu versorgen. aktversorgung wurde aktiviert.
1	%x81 < %x81	Cmd: Init SLIC 30 %x49 %x30 %x00 %x04 Resp: Init SLIC 30 %x49 %x30 %x00 %x04	%xFE	De %x Die I	r SLIC mit der Geräteadresse 30 wird mit den vordefinierten Werten initialisiert. Initialisierungsdaten wurden an den SLIC geschickt.
т.	%x81 %x81 %x81	Cmd: Init SLIC 31 %x49 %x31 %x00 %x05 Cmd: Init SLIC 32 %x49 %x32 %x00 %x06 Cmd: Init SLIC 33 %x49 %x33 %x00 %x07	%xFE > %xFE > %xFE >	Die S % vor	SLIC's mit den Geräteadressen %x31-%x33 werden mit den definierten Werten initialisiert.
	< %x81 < %x81 < %x81 < %x81	Resp: Init SLIC 31 %x49 %x31 %x00 %x05 Resp: Init SLIC 32 %x49 %x32 %x00 %x06 Resp: Init SLIC 33 %x49 %x33 %x00 %x07	%xFE %xFE %xFE	Die I Die I Die I	Initialisierungsdaten wurden an den SLIC %x31 geschickt. Initialisierungsdaten wurden an den SLIC %x32 geschickt. Initialisierungsdaten wurden an den SLIC %x33 geschickt.

Abbildung 4: Initialisierung der Vermittlungshardware (MSC)

2.1.2. MSC zum Lesen eines Direktregisters eines SLIC

Dieser Ablauf wird benötigt, wenn ein Wert eines Register in dem SLIC gelesen werden soll.



Abbildung 5: Lesen eines Direktregisters eines SLIC (MSC)

2.1.3. MSC zum Schreiben eines Direktregisters eines SLIC

Diese Ablauf wird benötigt, wenn ein Wert eines Register in dem SLIC geschrieben werden soll.



Abbildung 6: Schreiben eines Direktregisters eines SLIC (MSC)

Steuersoftwa	re	TlnHa	ardware
%	 Cmd: SPI-aktiv x81 %x60 %x01 %x30 %x07 Resp: SPI-aktiv ok	> 1 %xFE	
%	5x81 %x60 %x01 %x30 %x0	1 %xFE	
% <%	x81 %x62 %x1E %x13 %x02 Resp: SPI-2-Byte 5x81 %x62 %x00 %x00 %x0	2 %xFE	Es wird in das Register %x1E die Adresse des indirekten Registers geschrieben.
~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~	Cmd: SPI-aktiv 5x81 %x60 %x00 %x00 %x0 Resp: SPI-aktiv ok 5x81 %x60 %x00 %x00 %x0	3 %xFE	
%	Cmd: SPI-aktiv x81 %x60 %x01 %x30 %x0 Resp: SPI-aktiv 6x81 %x60 %x01 %x30 %x0	1 %xFE	
~~ ~~%	Cmd: SPI-2-Byte x81 %x62 %x9D %x00 %x00 Resp: SPI-2-Byte 6x81 %x62 %x00 %x00 %x00	2 %xFE	Es wird von dem Register %x1D das höherwertige Byte des indirekten Registers gelesen. Zum Lesen von eines direkten Registers wurde das MSB der Registeradresse gesetzt.
<i>%</i> <i>∞</i> <i>%</i> <i>∞</i>	Cmd: SPI-aktiv 6x81 %x60 %x00 %x00 %x00 Resp: SPI-aktiv ok 6x81 %x60 %x00 %x00 %x00 Cmd: SPI-aktiv x81 %x60 %x01 %x30 %x0 Resp: SPI-aktiv ok 6x81 %x60 %x01 %x30 %x0	03 %xFE 03 %xFE 1 %xFE 01 %xFE	
% <%	Cmd: SI-2-Byte x81 %x62 %x9C %x00 %x00 Resp: SI-2-Byte 6x81 %x62 %x00 %x00 %x00	2 %xFE	Es wird von dem Register %x1C das niederwertige Byte des indirekten Registers gelesen. Zum Lesen von eines direkten Registers wurde das MSB der Registeradresse gesetzt.
%	Cmd: SPI-aktiv 6x81 %x60 %x00 %x00 %x0 Resp: SPI-aktiv ok 6x81 %x60 %x00 %x00 %x0	3 %xFE	

## 2.1.4. MSC zum Lesen eines indirekten Registers eines SLIC

Abbildung 7: Lesen eines indirekten Registers eines SLIC (MSC)

## 2.1.5. MSC zum Schreiben eines indirekten Registers eines SLIC

Cmd: SPI-aktiv%x81 %x60 %x01 %x30 %x01 %xFE Resp: SPI-aktiv ok%x81 %x60 %x01 %x30 %x01 %xFE Resp: SPI-2-Byte%x81 %x62 %x1D %x00 %x02 %xFE Resp: SPI-2-Byte%x81 %x62 %x00 %x00 %x02 %xFE Resp: SPI-aktiv%x81 %x60 %x00 %x00 %x03 %xFE Resp: SPI-aktiv ok%x81 %x60 %x01 %x30 %x01 %xFE Resp: SPI-2-Byte%x81 %x62 %x1C %x00 %x02 %xFE Resp: SPI-2-Byte%x81 %x62 %x00 %x00 %x02 %xFE Resp: SPI-2-Byte	Steuersoftware		TlnHa	Irdware	
%x81 %x60 %x01 %x30 %x01 %xFE         %x81 %x60 %x01 %x30 %x01 %xFE         Cmd: SPI-2-Byte         %x81 %x62 %x1D %x00 %x02 %xFE         Resp: SPI-2-Byte         %x81 %x62 %x00 %x00 %x02 %xFE         Cmd: SPI-aktiv         %x81 %x60 %x00 %x00 %x03 %xFE         Cmd: SPI-aktiv         %x81 %x60 %x00 %x00 %x03 %xFE         Cmd: SPI-aktiv ok         %x81 %x60 %x01 %x30 %x01 %xFE         Resp: SPI-aktiv ok         %x81 %x60 %x01 %x30 %x01 %xFE         Resp: SPI-aktiv ok         %x81 %x60 %x01 %x30 %x01 %xFE         Resp: SPI-aktiv ok         %x81 %x60 %x01 %x30 %x01 %xFE         Resp: SPI-aktiv ok         %x81 %x62 %x1C %x00 %x02 %xFE         Microson %x01 %x30 %x01 %x7E         Resp: SPI-2-Byte         %x81 %x62 %x00 %x00 %x02 %xFE         Resp: SPI-2-Byte         %x81 %x62 %x00 %x00 %x02 %xFE         Resp: SPI-2-Byte         %x81 %x62 %x00 %x00 %x02 %xFE         Resp: SPI-2-Byte         %x81 %x62 %x00 %x02 %x7E         Resp: SPI-2-Byte         %x81 %x62 %x00 %x02 %x7E         Resp: SPI-2-Byte         %x81 %x62 %x00 %x02 %x7E	%x81 %	Cmd: SPI-aktiv %x60 %x01 %x30 %x01 Resp: SPI-aktiv ok	I %xFE		1
Cmd: SPI-2-ByteEs wird in das direkte Register %x81 %x62 %x1D %x00 %x02 %xFE Resp: SPI-2-Byte%x81 %x62 %x00 %x00 %x00 %x02 %xFE %x81 %x62 %x00 %x00 %x02 %xFE Cmd: SPI-aktivEs wird in das direkte Register geschrieben. Zum Schreiben eines direkten Registeradresse gelöscht.%x81 %x60 %x00 %x00 %x03 %xFE Cmd: SPI-aktiv 	< %x81 [∙]	%x60 %x01 %x30 %x0	1 %xFE		
%x81 %x62 %x1D %x00 %x02 %xFE       des indirekten Registers         Resp: SPI-2-Byte       geschrieben. Zum Schreiben         %x81 %x62 %x00 %x00 %x02 %xFE       des indirekten Registers         %x81 %x62 %x00 %x00 %x02 %xFE       geschrieben. Zum Schreiben         %x81 %x60 %x00 %x00 %x03 %xFE       MSB der Registeradresse         %x81 %x60 %x00 %x00 %x03 %xFE       gelöscht.         %x81 %x60 %x00 %x00 %x03 %xFE       Cmd: SPI-aktiv         %x81 %x60 %x01 %x30 %x01 %xFE       Es wird in das direkte Register         %x81 %x60 %x01 %x30 %x01 %xFE       Es wird in das direkte Register         %x81 %x62 %x1C %x00 %x02 %xFE       %x81 %x62 %x1C %x00 %x02 %xFE         %x81 %x62 %x00 %x00 %x02 %xFE       geschrieben. Zum Schreiben         %x81 %x62 %x00 %x00 %x02 %xFE       geschrieben. Zum Schreiben         %x81 %x62 %x00 %x00 %x02 %xFE       MSB der Registers wird das		Cmd: SPI-2-Byte		Es wird %x1D c	in das direkte Register das höherwertige Byte
%x81 %x62 %x00 %x00 %x02 %xFE       eines direkten Registers wird das         MSB der Registeradresse       gelöscht.         %x81 %x60 %x00 %x00 %x03 %xFE       gelöscht.         %x81 %x60 %x00 %x00 %x03 %xFE       Cmd: SPI-aktiv ok         %x81 %x60 %x01 %x30 %x01 %xFE       Resp: SPI-aktiv ok         %x81 %x60 %x01 %x30 %x01 %xFE       Es wird in das direkte Register         %x81 %x60 %x01 %x30 %x01 %xFE       %x81 %x60 %x01 %x30 %x01 %xFE         %x81 %x62 %x1C %x00 %x02 %xFE       Es wird in das direkte Register         %x81 %x62 %x1C %x00 %x02 %xFE       eines direkten Registers         %x81 %x62 %x00 %x00 %x02 %xFE       MSB der Registeradresse         %x81 %x62 %x00 %x00 %x02 %xFE       mide das direkten Registers         %x81 %x62 %x00 %x00 %x02 %xFE       mide das direkten Registers         %x81 %x62 %x00 %x00 %x02 %xFE       mide das direkten Registers         %x81 %x62 %x00 %x00 %x02 %xFE       mide das direkten Registers	%x81 % <	%x62 %x1D %x00 %x02 Resp: SPI-2-Byte	2 %xFE	des ind geschri	irekten Registers eben. Zum Schreiben
%x81 %x60 %x00 %x00 %x03 %xFE         Resp: SPI-aktiv ok         %x81 %x60 %x00 %x00 %x03 %xFE         Cmd: SPI-aktiv         %x81 %x60 %x01 %x30 %x01 %xFE         Resp: SPI-aktiv ok         %x81 %x60 %x01 %x30 %x01 %xFE         Cmd: SPI-2-Byte         %x81 %x62 %x1C %x00 %x02 %xFE         Resp: SPI-2-Byte         %x81 %x62 %x00 %x00 %x02 %xFE         %x81 %x62 %x00 %x00 %x02 %xFE         %x81 %x62 %x00 %x00 %x02 %xFE	%x81	%x62 %x00 %x00 %x0	2 %xFE	MSB de gelösch	er Registeradresse
With the series of the seri	%x81	%x60 %x00 %x00 %x0 Resp: SPLaktiv ok	3 %xFE	5	
%x81 %x60 %x01 %x30 %x01 %xFE         Resp: SPI-aktiv ok         %x81 %x60 %x01 %x30 %x01 %xFE         Cmd: SPI-2-Byte         %x81 %x62 %x1C %x00 %x02 %xFE         Resp: SPI-2-Byte         %x81 %x62 %x1C %x00 %x02 %xFE         %x81 %x62 %x00 %x00 %x02 %xFE         Resp: SPI-2-Byte         %x81 %x62 %x00 %x00 %x02 %xFE         Resp: SPI-2-Byte         %x81 %x62 %x00 %x00 %x02 %xFE         %x81 %x62 %x00 %x00 %x02 %xFE	< //>%x81	%x60 %x00 %x00 %x0 Cmd: SPI-aktiv	3 %xFE		
%x81 %x60 %x01 %x30 %x01 %xFECmd: SPI-2-Byte%x81 %x62 %x1C %x00 %x02 %xFE%x81 %x62 %x1C %x00 %x02 %xFEResp: SPI-2-Byte%x81 %x62 %x00 %x00 %x02 %xFE%x81 %x62 %x00 %x00 %x02 %xFE	%x81 %	%x60 %x01 %x30 %x01 Resp: SPI-aktiv ok	1 %xFE		
Cmd: SPI-2-Byte%x1C das niederwertige Byte%x81 %x62 %x1C %x00 %x02 %xFEdes indirekten RegistersResp: SPI-2-Bytegeschrieben. Zum Schreiben%x81 %x62 %x00 %x00 %x02 %xFEeines direkten Registers wird dasMSB der RegisteradressemSB der Registeradresse	<%x81	%x60 %x01 %x30 %x0	1 %xFE	Es wird	in das direkte Register
%x81 %x62 %x1C %x00 %x02 %xFE       des indirekten Registers         Resp: SPI-2-Byte       geschrieben. Zum Schreiben         %x81 %x62 %x00 %x00 %x02 %xFE       eines direkten Registers wird das         MSB der Registeradresse       mSB der Registeradresse	0/2-04.0	Cmd: SPI-2-Byte		%x1C o	das niederwertige Byte
%x81 %x62 %x00 %x00 %x02 %xFE eines direkten Registers wird das MSB der Registeradresse	∞xo1 5	Resp: SPI-2-Byte		geschri	eben. Zum Schreiben
	%x81	%x62 %x00 %x00 %x0	2 %xFE	MSB de aelösch	er Registeradresse
%x81 %x60 %x00 %x00 %x03 %xFE	%x81	%x60 %x00 %x00 %x0	3 %xFE		
	< <u> </u>	%x60 %x00 %x00 %x0 Cmd: SPI-aktiv	3 %xFE		
%x81 %x60 %x01 %x30 %x01 %xFE Resp: SPI-aktiv ok	%x81 %	%x60 %x01 %x30 %x01 Resp: SPI-aktiv ok	1 %xFE		
%x81 %x60 %x01 %x30 %x01 %xFE	%x81	%x60 %x01 %x30 %x0	1 %xFE		
Cmd: SPI-2-Byte Es wird in das Register %x1E die	9/201.0	Cmd: SPI-2-Byte		Es wird	in das Register %x1E die e des indirekten Registers
Resp: SPI-2-Byte %x81 %x62 %x00 %x00 %x02 %xFE eines direkten Registers wird das	%X81 %	%x62 %x1E %x14 %x02 Resp: SPI-2-Byte	2 %XFE	geschri eines d	eben. Zum Schreiben irekten Registers wird das
Cmd: SPI-aktiv MSB der Registeradresse gelöscht.	/0701	Cmd: SPI-aktiv	2 /0AI ⁻ E	MSB de gelösch	er Registeradresse ht.
%x81 %x60 %x00 %x00 %x03 %xFE	%x81	%x60 %x00 %x00 %x0	3 %xFE		
Resp: SPI-aktiv ok %x81 %x60 %x00 %x00 %x03 %xFE	<del>د آ</del> %x81	Resp: SPI-aktiv ok %x60 %x00 %x00 %x0	3 %xFE		

Abbildung 8: Schreiben eines indirekten Registers eines SLIC (MSC)

# 3 Versuchsumfeld

#### 3.1 Entwicklungsumgebung

Als Entwicklungsumgebung wird Borland Developer Studio 2006 (BDS 2006) eingesetzt. Die Software bietet die Möglichkeit, Programme in Delphi, C++ und C# zu entwickeln. Für die Programmierung der PBX-Steuersoftware wird die Programmiersprache C++ eingesetzt. Hierfür soll eine eine VCL-Formularanwendung verwendet werden. Diese können Sie in BDS 2006 unter Datei  $\rightarrow$  Neu  $\rightarrow$  VCL-Formularanwendung erstellen.



Abbildung 9: BDS 2006

#### 3.2 Kommunikation mit der Versuchshardware

Wie bereits in Kapitel 0 erwähnt, bietet die Versuchshardware als Steuerschnittstellen USB und Ethernet an, wobei für die Versuchsdurchführung die Ethernet-Schnittestelle verwendet wird. Dies deutet darauf hin, dass zur Kommunikationsrealisierung eine Socketprogrammierung notwendig ist. Wie Sie bereits in der Vorlesung "Software für Kommunikationssysteme" feststellen konnten, würde dies zu einem erheblichen Mehraufwand zur Realisierung der eigentlichen Aufgabe führen. Aus diesem Grund steht Ihnen für die Kommunikation mit der Versuchshardware eine C++-Komponente "TPbxAPI" zur Verfügung, welche die Socketverbindung zur Vermittlungshardware bereits integriert hat und ggf. eine Fehlerbehandlung durchführt. Sie finden diese Komponenente in der Toolbox von BDS 2006, unter der Registerkarte "PbxPraktikum".

#### 3.2.1 Verwendung der Komponenten "TPbxAPI"

Zur Verwendung der Komponente "TPbxAPI" können Sie diese auf Ihrem Formular platzieren. Die Einstellungen für die IP-Adresse und den Port können Sie über den Objektinspektor unter der Registerkarte "Eigenschaften" festlegen.

Entnehmen Sie bitte die zu verwendende IP-Adresse und die Portnummer der folgenden Tabelle.

Hostname	IP-Adresse	Port
tc-pabx1.it.htwm.de	141.55.243.219	8000
tc-pabx2.it.htwm.de	141.55.243.220	8000

Tabelle 4: IP-Adresse und Port für die Kommunikation

Neben den Eigenschaften bietet die Komponenten weiterhin noch die in Tabelle 5 dargestellten Ereignisse an, welche zur Auswertung und Funktionskontrolle verwendet werden können.

wurde beendet.
unitation tratiain Fahlar auf Dar
unikation trat ein Fenier auf. Der
ich in der übergebenen String-
X durchgeführt.
nd verfügbar. Die Daten müssen
esen werden.
erden zurück gemeldet. Die Daten
Char-Variable.

Tabelle 5: Ereignisse von TPbxAPI

Weiterhin bietet die Komponente noch zahlreiche Methoden an, welche die Kommunikation mit der PBX erheblich erleichtern.

PbxConnect()	Verbindung zur PBX herstellen
PbxDisconnect()	Verbindung zur PBX trennen
PbxInit()	PBX initialisieren
PbxSpeisungAn(char port,char referenz)	Speisung anschalten
PbxSpeisungAus(char port,char referenz)	Speisung ausschalten
PbxRufAn(char port,char referenz)	Rufton einschalten
PbxRufAus(char port,char referenz)	Rufton ausschalten
PbxLedAn(char port,char referenz,char farbe)	LED leuchten lassen
	farbe=0x01 – gelb
	farbe=0x02 – grün
PbxLedAus(char port,char referenz,char farbe)	LED ausschalten
PbxLedBlinkLangsam(char port,char refe-	LED langsam blinken lassen
renz,char farbe)	
PbxLedBlinkSchnell(char port,char refe-	LED schnell blinken lassen
renz,char farbe)	
PbxSZL(char port,char zeitlage,char referenz)	Sende-Zeitlage festlegen
PbxEZL(char port,char zeitlage,char referenz)	Empfangszeitlage festlegen
PbxPcmMode(char port, char mode, char refe-	PCM-Mode festlegen
renz)	
PbxTonAn(char port, char referenz)	Ton anschalten
PbxTonAus(char port, char referenz)	Ton ausschalten
PbxSchleifeZykLesenAn(char referenz)	Schleife aller 10ms senden
PbxSchleifeZykLesenAus(char referenz)	Schleife abschalten
PbxSchleifeEinmalLesenAn(char referenzv)	Schleife einmal senden
PbxKonferenzAn(char referenz)	Konferenz anschalten
PbxKonferenzAus(char referenz)	Konferenz ausschalten
PbxPcmStreamAn(char referenz)	PCM-Stream einschalten
PbxPcmStreamAus(char referenz)	PCM-Stream ausschalten
PbxSendePDUBytes(char startbyte,char com-	Selbsterstellte PDU als Byte-Werte
mand_response,char param1,char param2,char	versenden
referenz,char stoppbyte)	
PbxSendePDUString(AnsiString PDU)	PDU als String versenden

Tabelle 6: Methodenreferenz von TPbxAPI

# 4 Versuchsvorbereitung und -durchführung

#### 4.1 Versuchsvorbereitung

1. Ermitteln Sie alle notwendigen PDUs und deren Abfolge um die Vermittlungshardware in einen definierten Grundzustand zu bringen.

Schreiben Sie dafür entsprechenden C-Quellcode. Die direkte Kommunikation wird dabei durch die gedachten Funktionen "SEND" und "RECEIVE" verdeckt. Beiden Funktionen wird ein Zeiger auf das erste Character eines Arrays und die Anzahl der zu lesender beziehungsweise zu schreibender Characters übergeben.

 Bestimmen Sie, welche Schritte nötig sind, um nach dem Strom einschalten die Speisung für einen Teilnehmer zu aktivieren und um Sprachdaten über einen PCM-Bus zu übertragen?
 Schreiben Sie auch dafür einen entsprechenden Quelltext.

3. Auf einem 4-Kanal-Speicheroszilloskop soll ein gesamter PCM-Rahmen einschließlich zugehöriger Takte dargestellt werden. Legen Sie in einer Skizze fest, welche Leitungen Sie anzeigen und welche Einstellungen Sie bezüglich Amplitude und Zeitbasis vorsehen müssen. Am Versuch werden Sie an einem Stecker alle benötigten Signale vorfinden.

4. Wenn Sie von der Vermittlungshardware über die Interfaces Daten abholen, haben diese eine festliegende Struktur:

- Startbyte = %x81 - Cmd|Resp = %x00 ... %xFF - Parameter 1 = %x00 ... %xFF - Parameter 2 = %x00 ... %xFF - Referenz = %x00 ... %xFF - Stoppbyte = %xFE

Beim Lesen kann es aber passieren, dass Meldungen verfälscht sind, Start- oder Stoppbyte fehlen oder Meldungen noch nicht komplett übertragen wurden. Es könnte also vorkommen, dass in einem Lesezyklus von einer Meldung zum Beispiel nur das Startbyte enthalten ist und die restlichen Bytes im nächsten Zyklus von der Vermittlungshardware geholt werden. Entwickeln Sie eine Software, die aus einem Character-String Messages der oben gezeigten Struktur zerlegt und dabei fehlerhafte Meldungen (Start- oder Stoppbyte beziehungsweise wenn andere Bytes fehlen) erkennt.

#### 4.2 Versuchsdurchführung - Grundaufgaben

Schreiben und testen Sie ein Programm mit folgenden Aufgaben und Aussehen:

PABX - Versuch 1	
PBX-Verbindung	Gesendet - Empfangen
ConnectPbx DisconnectPbx	^^Pbx-Connect: OK
Initialisierung	
PPX initialisieren	
Speisung	
Teilnehmerport: 30	
Speisung An Speisung Aus	
PDU senden	
PDU an PBX senden	
Ruf	
Teilnehmerport: 30	
Ruf An Ruf Aus	
Ton ausgeben	
Teilnehmerport: 30	
Ton an Ton aus	
BZ an BZ aus	
LED's ansteuern	
Teilnehmerport: 30	
LED An LED Aus	
LED Flash LED Blink	
Zeitlagen setzen	
Port A: 30 Port B: 31	
SZL-A: 0 EZL-A: 1	
SZL-B: 1 EZL-B: 0	
SZL und EZL setzen	
PCM an PCM aus	
Schleife	
Schleife einmal lesen	
Schleife aller 10ms lesen	
Schleife ausschalten	Fensterinhalt löschen

Abbildung 10: Anwendung für Versuch PABX1

 Nehmen Sie die Basis-Initialisierung der Vermittlungshardware inklusive der Takterzeugung vor.

 Initialisieren Sie die Teilnehmersätze %x30 bis %x33, schalten Sie die Speisung ein und als Quittung die grüne LED an, wobei die gelbe LED aus sein soll.
 Aktivieren Sie den Ruf für einen belie-

bigen Teilnehmer und lassen Sie bei diesem Teilnehmer während des Rufes die gelbe LED langsam blinken.

4. Sorgen Sie dafür, dass die Speisung der Teilnehmer eingeschaltet ist. Messen Sie mittels eines Voltmeters die Spannungen auf der Teilnehmerleitung bei aufliegendem Hörer (On-Hook) und bei abgenommenem Hörer (Off-Hook).

5. Geben Sie an einen beliebigen Teilnehmer ein Besetztzeichen aus.

6. Stellen Sie zwei beliebige Teilnehmersätze so ein, dass einer auf Zeitlage 0 und der andere auf Zeitlage 2 sendet. Stellen Sie PCM-Highway und die entsprechenden Takte mittels Oszilloskop dar.

7. Stellen Sie einen weiteren Teilnehmer so ein, dass seine Empfangszeitlage 0 ist, er also die Sendedaten des Teilnehmers empfängt, der auf Zeitlage 0 sendet. Prüfen Sie, ob diese Simplexverbindung funktioniert. Ist dies der Fall, realisieren Sie für diese beiden Teilnehmer eine Duplexverbindung.

#### 4.3 Versuchsdurchführung - Wahlbewertung

#### Schreiben Sie ein Programm zur Wahlbewertung für einen Teilnehmer.

- 1. Nehmen Sie alle notwendigen Initialisierungen des SLICs vor.
- Programmieren Sie die Interface-Schaltung so, dass diese aller 10ms das Schleifensignal überträgt.
- Implementieren Sie den unter 4.1 4 entwickelten Algorithmus zur Auswertung der von der PBX gesendeten Meldungen. Nutzen Sie zum Erhalt des Datenstromes von der PBX die Ereignisfunktion OnPbxRead().
- 4. Die Meldungen bestehen wie bereits erläutert wieder aus 6 Bytes.

%x81 %x53 %x01 <Schleifenprobe> <Referenz> %xFE

In dem Byte Schleifenprobe können die Schleifenzustände von acht Teilnehmern abgebildet werden. Im hier vorliegenden Fall sind nur die unteren vier Bits relevant.

- Bit 0 = Schleife Teilnehmer %x30, Wert = 0 Tln. passiv, Wert = 1 Tln. aktiv
- Bit 1 = Schleife Teilnehmer %x31, Wert = 0 Tln. passiv, Wert = 1 Tln. aktiv
- Bit 2 = Schleife Teilnehmer %x32, ...
- Bit 3 = Schleife Teilnehmer %x33, ...

Schreiben Sie eine Automatensoftware entsprechend der Vorlesung "Softwareversorgung analoger Teilnehmersätze" womit die Zustands- und Wahlbewertung realisiert wird. Ihre Software soll die 10-ms-Schleifenproben so verarbeiten, dass die vermittlungstechnischen Ereignisse (Teilnehmer aktiv,passiv, wzi0...wzi9) für die Call-Control erzeugt werden.